



<http://emea.fujitsu.com/semiconductor>

**Fujitsu presenta sus Chipsets para Set-Top-Box certificados por NAGRA para asegurar la seguridad del contenido**

Fujitsu Semiconductor Europe (FSEU) ha anunciado que su procesador multi-decodificador MB86H611 (de la serie MB86H61) con arquitectura de seguridad avanzada, ha sido certificado con éxito por NAGRA, el proveedor líder global de soluciones para protección de contenido y experiencia de usuario multi-pantalla. El anuncio encaja a la perfección con la familia de decodificadores HDTV de la compañía de tal modo que puedan satisfacer un mercado en el que, las arquitecturas de seguridad de contenido modernas, confían cada vez más en el chipset de vídeo.

Con el rápido crecimiento del mercado de operadores extendiéndose por todo el mundo, la protección del contenido se ha hecho cada vez más importante para distintos actores del mercado, particularmente en mercados emergentes. Fujitsu ha basado su experiencia en el mercado, sensible al precio, de los STB (Set-top-box) free-to-air para el desarrollo de soluciones de TV de pago. Cumpliendo con los requisitos de seguridad de la versión 1.1 (NOCS 1.1) del NAGRA On-Chip, MB86H611 permite que los últimos

productos de NAGRA funcionen en la plataforma de Fujitsu.

La serie MB86H61 es un Decodificador de Televisión Digital Multi-Estándar HD altamente integrado diseñado para satisfacer las necesidades del mercado en expansión a nivel global de los set-top-box e IDTV utilizando CI+ y/o CAS embebido para seguridad avanzada. El MB86H61 es un decodificador de vídeo de chip individual que soporta los formatos H.264 / AVC, MPEG-2, AVS y VC-1, descodificando en alta resolución con más de 1080p 50/60Hz de potencia.

Las unidades centrales de procesamiento incluyen una CPU de alto rendimiento ARM 1176JZF-STM CPU, con más de 475DMIPS; un avanzado y programable procesador de audio que ofrece total flexibilidad para descodificar MPEG 1 layer 1, 2 y 3 (MP3), HE-AAC, Dolby Digital y Dolby Digital plus; y un motor gráfico 2D para acelerar OSD. Ricas interfaces contienen una copia protegida HDMI, CCIR656 (SD) o SMPTE 296M/274M (HD) para salida de vídeo; 4x I<sup>2</sup>S de 8kHz a 192kHz, SPDIF y audio estéreo DAC para audios; así como eSATA/SATA 3Gb/s, SDIO, dos USB 2.0 y 10/100 Base-T Ethernet MAC. El modo deep power down permite un diseño de sistema con un consumo muy bajo de energía cuando se encuentra en "standby".

Las muestras del chipset MB86H611 están disponibles y el desarrollo de set-top boxes embebido productos NAGRA's Conditional Access System (CAS) y Digital Rights Management (DRM) puede empezar hoy.

**Ref. N° 1112630**

